

## Pin List

Pin Num	Pin Type	Assigned Signal
1	I/O	<a href="#">D6</a>
2	I/O	<a href="#">D5</a>
3	I/O	<a href="#">D4</a>
4	I/O	<a href="#">D3</a>
5	I/O	<a href="#">D2</a>
6	I/O	<a href="#">D1</a>
7	I/O	<a href="#">D0</a>
8	GND	GND
9	I/O/GCK1	TIE
10	I/O/GCK2	TIE
11	I/O	NIORQ
12	I/O/GCK3	TIE
13	I/O	TIE
14	I/O	TIE
15	I/O	TIE
16	GND	GND
17	I/O	TIE
18	I/O	TIE
19	I/O	TIE
20	I/O	TIE
21	I/O	TIE
22	VCCIO	VCC
23	I/O	<a href="#">ID0</a>
24	I/O	<a href="#">ID1</a>
25	I/O	<a href="#">ID2</a>
26	I/O	<a href="#">ID3</a>
27	GND	GND
28	TDI	TDI
29	TMS	TMS
30	TCK	TCK
31	I/O	<a href="#">ID4</a>
32	I/O	<a href="#">ID5</a>
33	I/O	<a href="#">ID6</a>
34	I/O	<a href="#">ID7</a>
35	I/O	<a href="#">ID8</a>
36	I/O	<a href="#">ID9</a>
37	I/O	<a href="#">ID10</a>
38	VCCINT	VCC
39	I/O	<a href="#">ID11</a>
40	I/O	<a href="#">ID12</a>
41	I/O	<a href="#">ID13</a>
42	GND	GND
43	I/O	<a href="#">ID14</a>
44	I/O	<a href="#">ID15</a>

45	I/O	<a href="#">IA0</a>
46	I/O	<a href="#">IA1</a>
47	I/O	<a href="#">IA2</a>
48	I/O	<a href="#">NICS0</a>
49	GND	GND
50	I/O	<a href="#">NICS1</a>
51	I/O	<a href="#">NIORD</a>
52	I/O	<a href="#">NIOWR</a>
53	I/O	TIE
54	I/O	TIE
55	I/O	JA4
56	I/O	JA5
57	I/O	JA6
58	I/O	JA7
59	TDO	TDO
60	GND	GND
61	I/O	TIE
62	I/O	TIE
63	I/O	TIE
64	VCCIO	VCC
65	I/O	A7
66	I/O	A6
67	I/O	A5
68	I/O	A4
69	I/O	A3
70	I/O	A2
71	I/O	A1
72	I/O	A0
73	VCCINT	VCC
74	I/O/GSR	TIE
75	I/O	CLK
76	I/O/GTS1	TIE
77	I/O/GTS2	TIE
78	VCCINT	VCC
79	I/O	TIE
80	I/O	NRD
81	I/O	NWR
82	I/O	TIE
83	I/O	TIE
84	I/O	<a href="#">D7</a>

[back to top](#)
[legend](#)
[print page](#)